

证券代码： 688206

证券简称： 概伦电子

## 上海概伦电子股份有限公司 投资者关系活动记录表

2024-04

投资者关系活动类别	<input checked="" type="checkbox"/> 特定对象调研 <input type="checkbox"/> 分析师会议 <input type="checkbox"/> 媒体采访 <input type="checkbox"/> 业绩说明会 <input type="checkbox"/> 新闻发布会 <input type="checkbox"/> 路演活动 <input type="checkbox"/> 现场参观 <input checked="" type="checkbox"/> 电话会议 <input type="checkbox"/> 其他（请文字说明其他活动内容）
参与单位名称	长城基金、创金合信、南方基金、前海开源、中泰证券
会议时间	2024年03月11日-2024年03月12日
会议地点	电话会议
上市公司接待人员姓名	董事会秘书：郑芳宏 投资者关系经理：杨帆
投资者关系活动主要内容介绍	<p><b>1. 请介绍下公司的 EDA 工具在赋能存储器设计方面的表现。</b></p> <p><b>答：</b>存储芯片是集成电路中不可或缺的组成部分，在消费电子、智能终端等领域有着广泛的应用。存储电路设计流程与模拟电路类似，但因存储设计包含大量存储阵列单元，设计规模大、工艺制程特殊、设计可靠性要求高等特点，对存储电路设计工具提出了更高的要求，需要更大容量、适配存储设计特点的电路图版图设计平台、大容量快速仿真器以及适用于存储阵列特点的物理验证和高可靠性分析等工具。</p> <p>作为关键核心技术具备国际市场竞争力的 EDA 领军企业，概伦电子十余年来一直致力于打造 DTCO 核心技术和 EDA 流程，</p>

包括打造了业界领先的一体化快速电路仿真和验证平台，单元库特征化解决方案，门级、晶体管级数字电路高精度时序分析，High Sigma 仿真引擎，完整的可靠性 EDA 解决方案，领先的信号完整性分析，系统性的 ESD 分析和 Signoff 验证流程，灵活、可扩展的存储器和定制电路设计平台等，并通过创新的 EDA 流程，赋能高端存储器的设计、验证和 YPPA（指芯片良率、功耗、性能、尺寸四大核心指标）优化。

## **2. 请介绍下公司的数字仿真器。**

**答：**2023 年 10 月，公司发布了全新的数字逻辑电路仿真器 VeriSim，VeriSim 可以提供全面的数字设计验证解决方案，特别适用于大型 SoC 设计，且通过集成公司 NanoSpice 系列的各种晶体管级电路仿真器，VeriSim 可提供完整的混合信号验证解决方案，支持全面设计验证，确保数字电路与模拟电路协同运行，进而提高系统可靠性，帮助公司打造行业领先的电路仿真与验证一体化解决方案，巩固公司在存储 EDA 领域的技术实力及市场地位。

## **3. 请介绍下公司的半导体参数测试与全自动解决方案。**

**答：**概伦电子电特性测试系统与 EDA 产品软硬件协同，覆盖半导体器件电学特性测试、噪声特性测试、晶圆级电学参数测试和可靠性测试等领域。现阶段，公司基于已有硬件基础和工程实践经验，通过强研发驱动高端产品持续突破，新推出了面向 MEMS 传感微结构的参数测试系统以及完备的自动量测解决方案，不断丰富测试产品版图。

公司的全自动量测解决方案可以贯通 FS-Pro 的基本电性参数测试、9812 系列的噪声测试、可靠性测试，以及建模提参工具之间的整个测试建模流程，满足各类半导体实验室复杂多变的测试需求，极大加速半导体器件与工艺研发评估和芯片设计过程，提高开发测试效率，进一步支持公司打造行业领先的差异化和具有更高价值的数据驱动的 EDA 全流程解决方案。

	说明:对于近期已发布的重复问题, 本表不再重复记录。
日期	2024年03月13日