

澜起科技股份有限公司

投资者关系活动记录表

证券简称：澜起科技

证券代码：688008

编号：2025-012

投资者关系活动类别	☐ 特定对象调研 ☐ 分析师会议 ☐ 媒体采访 ☐ 业绩说明会 ☐ 新闻发布会 ☐ 路演活动 ☐ 现场参观 ☒ 其他（券商策略会现场）
参与单位名称	Allianz Global Investors Amundi Asset Management BNP Paribas Asset Management Balyasny Asset Management D.E. Shaw Group Dymon Asia Millennium Partners Fidelity Investments Federated Hermes LMR Partners LLP Polymer Investment Point 72 Asset Management Perseverance Asset Management Robeco Investment Schroders T. Rowe Price UBS
时间	2025年5月27日
地点	券商策略会现场
出席人员	董事会秘书傅晓女士等
投资者关	问题1：请公司介绍下最新的发展战略以及未来新的业务增长点有哪些？

系活动主要内容介绍	答复：澜起科技未来五至十年的战略目标是逐步成长为国际领先的全互连芯片设计公司，重点聚焦于运力芯片领域，通过持续的研发创新，为用户提供丰富多样、具有组合竞争力的高速互连芯片解决方案，助力云计算和人工智能基础设施领域实现更高效与更稳定的数据互连。 为实现上述战略目标，公司将主要从以下三个维度拓展业务布局： 1. 内存互连领域：公司将持续投入DDR内存接口产品的迭代升级，优化产品性能和质量，引领MRCD/MDB、CKD芯片等行业新产品的技术创新，满足市场对高性能内存互连芯片的需求，进一步巩固公司在内存互连领域的技术和市场领先地位。 2. PCIe/CXL互连领域：公司将加强SerDes等核心底层技术的研发投入，积极推动PCIe/CXL Retimer、CXL MXC产品的迭代升级和市场拓展，并将持续深化与云计算服务商（CSP）、服务器OEM/ODM厂商、CPU/GPU厂商、DRAM内存厂商的战略合作关系；同时，依托自主研发SerDes技术的核心优势，积极布局PCIe Switch等新产品，为客户提供更全面的PCIe/CXL互连芯片解决方案，稳步拓宽公司在该领域的市场空间，进一步提升公司的综合竞争力和市场影响力。 3. 以太网及光互连领域：以太网及光互连是高速互连领域的重要环节，具有广阔的成长空间。公司将充分借助在内存互连及PCIe/CXL互连领域长期积累的技术和资源储备，积极探索适合澜起科技战略布局的细分赛道，灵活运用投资、合作或自研等多种方式，循序渐进、稳步推进公司在以太网及光互连领域的产品布局，为公司的可持续发展注入新的动力。 公司将密切关注行业发展趋势，充分利用自身资源，积极在半导体领域探索契合产业链布局的投资及并购机会，以实现公司业务拓展与战略布局的协同发展。 问题2：请公司展望下2025年内存接口芯片的需求和渗透率情况？ 答复：受益于 AI 产业趋势的推动，以及内存接口行业的迭代规律，预计今年DDR5 内存接口芯片的需求及渗透率较 2024 年大幅提升。 问题3：公司如何看待MRCD/MDB芯片未来的上量节奏，公司在这个领域的市场地位如何？ 答复：第一子代 MRCD/MDB 芯片去年已经在行业规模试用，随着支持 MRDIMM 的服务器 CPU 上市，该产品今年将在下游开始规模应用。公司在今年 1 月推出
------------------	---

	了第二子代 MRCD/MDB 套片并成功送样。基于产品性能、产业生态等因素的考虑，公司更看好第二子代产品渗透率的提升。 一方面，从产品性能来看，由于第二子代 MRDIMM 的数据传输速率达到 12800 MT/s，相比第一子代提升 45%，是第三子代 RDIMM 的两倍，这将大幅提升系统性能，在对内存带宽有较大需求的工作负载下，比如高性能计算、人工智能等，MRDIMM 有望成为这些应用系统主内存的优选方案。 另一方面，从产业生态来看，业内将有更多的服务器 CPU 平台支持第二子代 MRDIMM，也包括一些 ARM 架构的 CPU 平台，有利于 MRDIMM 生态的进一步完善。这些因素将共同推动 MRDIMM 行业渗透率的提升，以及 MRCD/MDB 芯片需求的增长。 澜起是 MDB 芯片国际标准的牵头制定者，公司有信心在 MRCD/MDB 芯片上保持行业领先地位。 问题 4：PCIe 互连是公司重点布局的一个领域，哪些技术优势能够支撑公司实现由 PCIe Retimer 向 PCIe Switch 的拓展？ 答复：基于 PCIe Retimer 的成功研发及产业化经验，公司研发 PCIe Switch 芯片主要有两大优势： 一是核心底层技术优势，公司已成功独立研发数据速率为 64GT/s 的 SerDes IP 以及其他关键技术，这些技术是成功研发 PCIe switch 芯片的关键。 二是客户资源优势，PCIe Switch 和 PCIe Retimer 的客户群体高度重合，公司的 PCIe Retimer 芯片凭借扎实的技术实力及优异的产品性能，已构建了良好的客户基础，并实现了规模应用，这对 PCIe Switch 未来的发展大有益处。根据客户的反馈，目前全球能够规模供货 PCIe 5.0 Switch 芯片仅有一家，市场迫切需要其他的供应商。基于澜起科技的技术实力和客户资源，公司有能力研发出性能优异的 PCIe Switch 芯片，并在市场上取得不错的成绩。 问题 5：请介绍下公司 MXC 芯片目前的行业地位以及 CXL 技术产业化最近的进展？ 答复：澜起科技的 MXC 芯片处于行业领先水平。2022 年公司全球首发了第一款 MXC 芯片，2024 年完成 CXL 2.0 MXC 芯片量产版本的研发，并与产业合作伙伴积极推进 CXL 的产业化进程，近期公司的 MXC 芯片还入选 CXL 联盟公布的首批 CXL 2.0 合规供应商清单。
--	--

	最近国内某家头部云服务厂商针对大语言模型的推理场景推出了缓存加速服务，利用 GPU 集群空闲内存组成分布式内存池，凭借分布式内存池化和分级缓存体系，实现了动态分层存储，因此突破大语言模型推理中的显存墙与带宽瓶颈问题，显著提升了推理效率和资源利用率。同时，一些服务器厂商也陆续推出了 CXL 内存池化的原型机。由此可见，CXL 的相关应用正逐步成熟与完善，下游用户对内存池化表现出极大的兴趣，这体现了 CXL 芯片巨大的市场潜力。 问题 6：请公司介绍一下时钟芯片的规划布局和未来的市场潜力？ 答复：时钟芯片是一个相对成熟、空间较大的市场。根据 Market Data Forecast 的数据，2022 年全球时钟芯片的市场规模合计为 20 亿美元，预计到 2027 年可达到 30 亿美元。时钟芯片主要包括时钟发生器芯片、时钟缓冲芯片和去抖时钟芯片。 2024 年，公司推出了首批可编程时钟发生器芯片，主要针对存储、算力芯片、交换机等应用场景对高性能时钟的需求，目前已经在国内外多家厂商完成测试，正在适配导入过程中。今年，公司的计划是进一步丰富时钟芯片的产品型号，完成时钟缓冲芯片量产版本的研发，继续研发满足更多应用场景需求的时钟发生器芯片，并启动去抖时钟芯片的工程研发。 在时钟芯片方面，公司将进一步完善产品布局，持续丰富相关产品料号，希望能在不久的将来为客户提供完整的时钟芯片“一站式”解决方案。 问题 7：2025 年第一季度，股份支付费用对公司净利润的影响比较大，剔除这部分费用的话，公司净利润的表现如何？ 答复：2025 年第一季度，公司股份支付费用（含限制性股票及股票增值权）为 0.90 亿元，在考虑相关所得税费用影响的基础上，该费用对归属于上市公司股东的净利润的影响为 0.76 亿元。因此，2025 年第一季度，剔除股份支付费用影响后的归属于上市公司股东的净利润为 6.02 亿元，同比增长 155.42%。
是否涉及应披露重大信息的说明	无
附件清单（如有）	无