

证券代码： 688107

证券简称：安路科技

上海安路信息科技股份有限公司
投资者关系活动记录表

编号：2025-001

投资者关系活动类别	☐ 特定对象调研 ☐ 分析师会议 ☐ 媒体采访 ☒ 业绩说明会 ☐ 新闻发布会 ☐ 路演活动 ☐ 现场参观 ☐ 电话会议 ☐ 其他（请文字说明其他活动内容）
参与单位名称	参与本次业绩说明会的线上投资者
时间	2025 年 5 月 15 日下午 15:00-16:30
地点	上海证券交易所上证路演中心 (http://roadshow.sseinfo.com)
上市公司参加人员姓名	董事、总经理：文华武 副总经理、财务总监：郑成 董事会秘书：吴浩然 独立董事：戴继雄
投资者关系活动主要内容介绍	公司参加了在上海证券交易所上证路演中心网络平台(http://roadshow.sseinfo.com)举行的 2025 年上海辖区上市公司年报集体业绩说明会，以网络文字互动的形式与投资者展开了互动交流。其中部分主要问题及回复如下： Q1：请介绍一下 2024 年及 2025 年一季度的业绩情况？ A: 2024 年度，公司实现营业收入 6.52 亿元，同比减少 6.99%；主要原因系部分终端行业客户去库存周期尚未结束、下游市场各行业需求复苏进程不一等因素影响，导致营业收入同比减少。 2024 年度，公司归属于上市公司股东的净利润为-20,514.18 万元；归属于上市公司股东的扣除非经常性损益的净利润为-24,048.50 万元。公司报告期内维持较高的产品研发与团队建设

	投入，同时由于收入和毛利同比下降，导致报告期内归属于母公司所有者的净利润及归属于母公司所有者扣除非经常性损益后的净利润较上年同期减少，基本每股收益、稀释每股收益及扣除非经常性损益后的基本每股收益均同比下降。 2025 年一季度，公司实现营业收入 9,329.42 万元，同比下降 34%。一季度尽管诸多下游应用领域已有复苏迹象，新客户数量、新产品导入项目数均稳定增加，但由于部分终端行业客户需求阶段性波动，导致本报告期营业收入同比减少。报告期内归属于上市公司股东的扣除非经常性损益的净利润为-6,039.69 万元。 Q2：请问公司是否具备长期可持续增长性，请介绍一下未来的发展战略和经营计划？ A：公司未来经营将紧跟行业趋势和市场需求，围绕“市场-研发-品控-人才”四维驱动体系全面突破，进一步夯实能力底座，实现长期可持续发展。 首先，是加大市场拓展力度，提升市场占有率。未来将充分利用现有市场资源，发挥产品差异化布局优势，深耕通信、工业、消费电子、医疗、电力能源等现有市场，挖掘培育汽车电子、数据中心、边缘计算、低空经济、高端装备、人形机器人、未来显示、新型储能等领域的新兴应用和新兴客户。加大海外市场拓展力度，多途径提升产品销售收入。 第二，完善产品布局，提高市场竞争力。公司将在现有产品矩阵和研发成果的基础上，扎实推进新产品研发进度，积极布局新一代技术预研，完善 RISC-V FPGA 生态，实现“FPGA/FPSoC 芯片+专用 EDA 软件+IP/System 解决方案+技术支持”体系不断迭代升级，保障公司销售收入和利润水平增长。 第三，提升高质高效量产能力，保障供应链安全可靠。公司未来将坚持以客户为中心，全方位提升研发、产品、技术服务及交付质量，强化供应链安全建设，全面优化客户体验，为公司业务的持续稳健发展注入强劲动力。 最后，构建人才发展新高地，驱动公司长期可持续发展。公
--	---

	司未来将持续强化人才梯队建设，健全内部考核与晋升制度，选拔和培养优秀人才；重视人才的全方位成长，开展丰富多样、与业务紧密结合的内部培训以及专业化、系统化的外部培训，拓宽员工视野，深化其专业技能；优化多元激励机制，增强团队凝聚力，充分激发员工积极性、主动性和创造性；持续推进管理层建立高效灵活、快速决策的治理机制，以提高整体运营效率。 Q3：公司 2024 年在 FPGA 芯片的制程工艺和核心技术上有哪些突破？ A: 公司核心技术来源为自主研发,经过长期持续的研发投入，在 FPGA、FPSoC 芯片产品领域形成了丰富的技术成果。在硬件设计方面，公司是国内首批具有先进制程 FPGA 芯片设计与量产能力的企业之一，形成了相对完善的产品布局；在软件技术方面，公司自主研发的全流程 FPGA 专用 EDA 软件 TangDynasty、面向 FPSoC 芯片的集成开发环境 FutureDynasty 获得了广泛应用；在 FPGA 芯片测试方面，公司自主开发的工程和量产技术保证了产品具有竞争力的良率和品质；在 FPGA 芯片应用方案方面，公司积累了丰富的应用 IP 及参考设计，不断提升对复杂、高性能要求应用场景的支持能力。2024 年，公司凭借先进创新的科技成果，荣获上海市科技进步奖二等奖、中国电子学会科技进步奖二等奖等奖项。 更多详细的内容您可参看公司 2024 年年报中“第三节 管理层讨论及分析”中的“（四）核心技术及研发进展”。 Q4：下一步，公司在产品开发和市场拓展方面将有何计划？ A: 产品开发方面，公司将开展芯片架构、高性能 IP、EDA 软件前沿算法等技术研究，加快推出更大逻辑规模与更高性能水平的芯片产品；从逻辑规模、功耗水平、重点 IP 性能、IO 数量等维度进一步丰富产品规格型号，满足更广泛的客户需求；增强专用 EDA 软件的综合实力，完善 FPSoC 软件生态，提升产品应用广度和客户使用满意度；丰富应用 IP 及参考设计，扩展 IP 及参考设计开发模式，提高广泛应用领域的客户开发效率；持续完善 RISC-V FPGA 生态，在实时控制、异构计算、系统集成、软件
--	---

	生态等方面构建产品竞争力。 市场拓展方面，公司将继续深耕通信、工业、消费电子、医疗、电力能源等现有市场，挖掘培育汽车电子、数据中心、边缘计算、低空经济、高端装备、人形机器人、未来显示、新型储能等领域的新兴应用和新兴客户。加大海外市场拓展力度，多途径提升产品销售收入。同时，公司将加强市场营销团队建设，升级全周期技术支撑体系与分级响应服务机制，优化资源配置，完善销售体系培训与激励体系，缩短新产品导入周期，持续提升客户满意度，实现销售转化与客户成功双重保障。 Q5：2024 年公司与产业链上下游伙伴合作情况如何？随着行业复苏，未来在供应链方面有何经营计划？ A：2024 年，公司与产业链上下游企业建立了深度合作伙伴关系。与供应链上的龙头企业及知名企业紧密合作，高度关注上游供应商研发规划与市场布局，积极扩大合作伙伴范围，已形成覆盖需求响应、技术适配、产能调配的全链条协作机制。通过在行业内的长期耕耘，公司与产业链主要环节核心参与方建立了深厚稳固的合作关系。 公司未来将深入总结运营管理、质量管理经验，继续优化从研发到最终量产的全流程产品质量管控体系，加强标准流程建设与过程管控，完善质量反馈和持续改进机制，塑造全员重视质量的氛围，不断提高产品生产良率，降低生产成本，稳步提升产品竞争力；持续完善供应链体系，深化与供应商的长期伙伴关系，与关键供应商在先进技术研发、质量提升等方面深入合作，提升供应链整体协同能力与应变速度，推动高质量产品稳定供应。 Q6：质量是企业生存的根基，请介绍一下公司的质量管理体系？ A：公司高度重视产品质量管理，建立了一套效率与质量并重的产品全流程质量管控体系，实现覆盖产品开发至生命周期各阶段的标准化管理，不断完善内部质量管理及供应商质量管理体系，定期开展质量提升活动，持续强化全员质量意识，多维度提升产品质量与可靠性，保障全系列 FPGA/FPSoC 芯片高水平的产品良
--	---

	率和质量。 公司通过了多项管理体系认证,包括 GB/T19001-2016 质量管理体系认证、GB/T29490-2013 知识产权管理体系认证、GB/T24001-2016 环境管理体系认证、GB/T45001-2020 职业健康安全管理体系认证、ISO22301:2019 业务连续性管理体系、ISO/IEC27001:2013 信息安全管理体系认证。通过坚持不懈的制度完善与流程优化,推动公司高质量发展再上新台阶。 Q7: 公司 2024 年库存去化情况如何? A: 公司 2024 年期末存货余额为 56,652.50 万元,较上年期末下降 26%,库存压降效果显著。公司 FPGA 产品 2024 年期末库存数量大幅减少,主要是由于成熟产品系列出货量大幅增长所致。 有关本次业绩说明会的更多详情请见: https://roadshow.sseinfo.com/singleCompany/32579/231077
附件清单(如有)	无
日期	2025 年 5 月 15 日