

公司代码：688012

公司简称：中微公司



中微半导体设备（上海）股份有限公司
2025年年度报告摘要

第一节 重要提示

1、 本年度报告摘要来自年度报告全文，为全面了解本公司的经营成果、财务状况及未来发展规划，投资者应当到 www.sse.com.cn 网站仔细阅读年度报告全文。

2、 重大风险提示

报告期内，不存在对公司生产经营产生实质性影响的特别重大风险。公司已在报告中详细描述可能存在的相关风险，敬请查阅第三节管理层讨论与分析“四、风险因素”部分内容。

3、 本公司董事会及董事、高级管理人员保证年度报告内容的真实性、准确性、完整性，不存在虚假记载、误导性陈述或重大遗漏，并承担个别和连带的法律责任。

4、 公司全体董事出席董事会会议。

5、 普华永道中天会计师事务所（特殊普通合伙）为本公司出具了标准无保留意见的审计报告。

6、 公司上市时未盈利且尚未实现盈利

是 否

7、 董事会决议通过的本报告期利润分配预案或公积金转增股本预案

公司拟向全体股东每10股派发现金红利3.50元(含税)。截至本公告披露日，公司总股本626,145,307股，以此计算合计拟派发现金红利219,150,857.45元（含税）。

公司拟以资本公积金向全体股东每10股转增4.9股。截至本公告披露日，公司总股本626,145,307股，以此计算合计转增306,811,200股，转增后公司总股本将增加至932,956,507股（具体以中国证券登记结算有限责任公司登记为准）。

上述事项已经董事会审议通过，尚需提交股东会审议。

母公司存在未弥补亏损

适用 不适用

8、 是否存在公司治理特殊安排等重要事项

适用 不适用

第二节 公司基本情况

1、公司简介

1.1 公司股票简况

√适用 □不适用

公司股票简况				
股票种类	股票上市交易所及板块	股票简称	股票代码	变更前股票简称
A股	上海证券交易所科创板	中微公司	688012	不适用

1.2 公司存托凭证简况

□适用 √不适用

1.3 联系人和联系方式

	董事会秘书	证券事务代表
姓名	刘方	胡潇
联系地址	上海市浦东新区金桥综合保税区泰华路 188 号	上海市浦东新区金桥综合保税区泰华路 188 号
电话	021-61001199	021-61001199
传真	021-61002205	021-61002205
电子信箱	IR@amecnsh.com	IR@amecnsh.com

2、报告期公司主要业务简介

2.1 主要业务、主要产品或服务情况

报告期内，公司主要从事高端半导体设备及泛半导体设备的研发、生产和销售。公司瞄准世界科技前沿，基于在半导体设备制造产业多年积累的专业技术，涉足半导体集成电路制造、先进封装、LED 外延片生产、功率器件、MEMS 制造以及其他微观工艺的高端设备领域。

中微公司开发的 CCP 高能等离子体和 ICP 低能等离子体刻蚀两大类、包括二十几种细分刻蚀设备已可以覆盖大多数刻蚀的应用。中微公司的等离子体刻蚀设备已被广泛应用于国内和国际一线客户，从 65 纳米到 3 纳米及更先进工艺的众多刻蚀应用。中微公司最近十年着重开发多种导体和半导体化学薄膜设备，如 LPCVD、ALD、EPI 设备等，并取得了可喜的进步。中微公司开发的用于 LED 和功率器件外延片生产的 MOCVD 设备早已在客户生产线上投入量产，并在全球氮化镓基 LED MOCVD 设备市场占据领先地位。此外，中微公司已全面布局光学和电子束量检测设备，并开发多种泛半导体微观加工设备。

公司主要为集成电路、LED 外延片、功率器件、MEMS 等半导体产品的制造企业提供刻蚀设

备、薄膜沉积设备、MOCVD 设备及其他设备，其中主要产品的具体情况如下：



报告期内，公司主营业务未发生变化。

2.2 主要经营模式

1、盈利模式

公司主要从事半导体设备的研发、生产和销售，通过向下游集成电路、LED 外延片、先进封装、MEMS 等半导体产品的制造公司销售刻蚀设备、薄膜设备和 MOCVD 设备、提供配件及服务实现收入和利润。报告期内，公司主营业务收入来源于半导体设备产品的销售，其他收入来源于设备相关配件销售及设备支持服务等。

2、研发模式

公司主要采取自主研发的模式。根据公司产品成熟度，公司的研发流程主要包括概念与可行性阶段、Alpha 阶段、Beta 阶段、量产阶段。

公司按照刻蚀设备、薄膜设备、MOCVD 设备等不同研发对象和项目产品，组成了相对独立的研发团队。不同产品研发团队拥有各自独立的机械设计、工艺开发、产品管理和技术支持团队，而在电气工程、平台工程、软件工程等方面则采用共享的方式进行研发支持。通过这种矩阵管理的方法，实现了人才、营运等资源在不同的产品及技术服务之间灵活分配，实现共享经验知识，优化资源使用效率，使公司能够快速响应不断变化的研发要求，进行持续的技术创新。

3、采购模式

为保证公司产品的质量和性能，公司制定了严格的供应商选择和审核制度。达到经营资质、

研发和设计能力、技术水平、质量管控能力、生产能力、产品价格、交货周期及付款周期等众多标准要求的供应商，才可以被考虑纳入公司合格供应商名录，并定期审核。目前，公司已经与全球众多供应商建立了长期、稳定的合作关系。

4、生产模式

公司主要采用以销定产的生产模式，实行订单式生产为主，结合少量库存式生产为辅的生产方式。订单式生产是指公司在与客户签订订单后，根据订单情况进行定制化设计及生产制造，以应对客户的差异化需求。库存式生产是指公司对设备通用组件或成批量出货设备常用组件根据内部需求及生产计划进行预生产，主要为快速响应交期及平衡产能。

5、营销及销售模式

公司采取直销为主的销售模式，因欧洲市场的客户较为分散，公司在该区域通过代理商模式进行销售。公司设有全球业务部负责公司所有产品的销售管理，下设中国大陆、中国台湾、韩国、日本、新加坡、美国等国家或地区的销售和支持部门。

2.3 所处行业情况

(1). 行业的发展阶段、基本特点、主要技术门槛

半导体设备行业是一个全球化程度较高的行业，受经济形势、半导体市场、终端消费市场需求等影响，其发展呈现一定的周期性波动。当宏观经济和终端消费需求变化较大时，客户会调整其资本性支出规模和对设备的采购计划，从而对公司的营业收入和盈利产生影响。

全球集成电路和以 LED 为代表的光电子器件的销售额合计占有所有半导体产品销售额的 90%以上，是半导体产品最重要的组成部分。公司所处的细分行业为半导体设备行业中的刻蚀设备行业、薄膜设备行业和 LED 设备行业中的 MOCVD 设备行业。

1、刻蚀和薄膜设备

集成电路设备包括晶圆制造设备、封装设备和测试设备等，晶圆制造设备的市场规模约占集成电路设备整体市场规模的 80%。

晶圆制造设备可以分为刻蚀、薄膜沉积、光刻、量检测、离子掺杂等品类，其中刻蚀设备、薄膜沉积设备、光刻设备是集成电路前道生产工艺中制程步骤数量庞大，工艺开发颇具挑战性的三类核心设备。根据 Gartner 历年统计，全球刻蚀设备、薄膜沉积设备分别占晶圆制造设备价值量约 22%和 23%。

随着集成电路芯片制造工艺的进步，线宽关键尺寸不断缩小、芯片结构 3D 化，晶圆制造向 3 纳米以及更先进的工艺发展。由于目前先进工艺芯片加工使用的光刻机受到波长限制，14 纳米及

以下的逻辑器件微观结构的加工多通过等离子体刻蚀和薄膜沉积的工艺组合——多重模板工艺来实现，使得刻蚀等相关设备的加工步骤增多。由于存储器技术由二维转向三维架构，随着堆叠层数的增加，刻蚀设备和薄膜沉积设备越来越成为关键核心的设备。

2、MOCVD 设备

MOCVD 设备广泛应用于包括光学器件、功率器件等多种薄膜材料的制备，是目前化合物半导体材料外延的核心装备。MOCVD 设备既能实现高难及复杂的化合物半导体材料生长，又能满足产业化对高效产出的需求，在化合物半导体芯片产业链中有着举足轻重的作用。

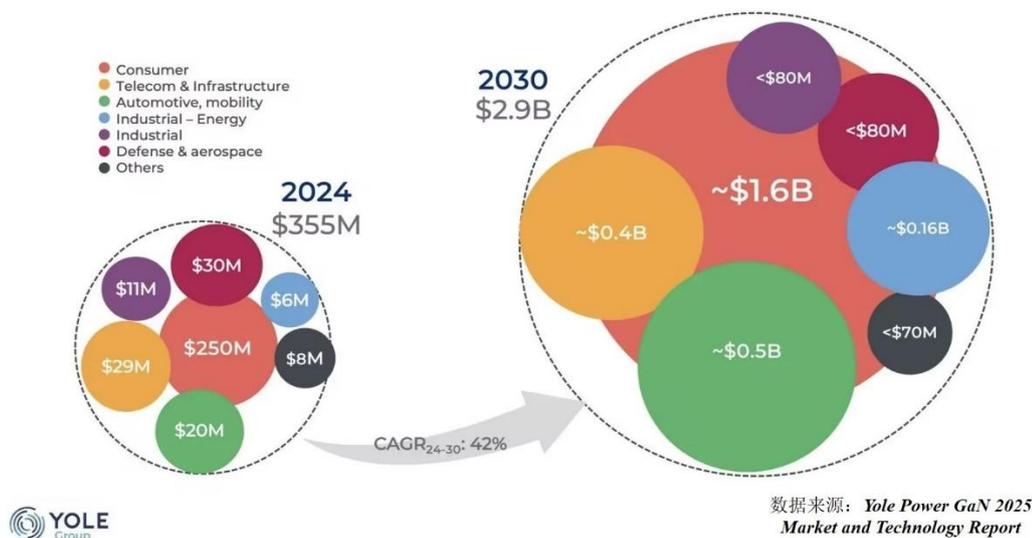
随着化合物半导体材料应用领域的不断拓展，MOCVD 设备除用于制造通用照明和背光显示的 LED，还可制造应用于高端显示的 Mini-LED 和 Micro-LED、用于杀菌消毒和空气净化的紫外 LED、应用于电力电子的功率器件等。随着这些新兴领域的不断出现，预计 MOCVD 设备的市场有望进一步扩大。

过去几年，LED 外延芯片公司扩产的主要方向为蓝绿光外延片，下游应用也主要集中在照明市场。在 Mini-LED 背光及直接显示技术逐渐成熟，生产成本逐渐降低的推动下，近两年高端显示类的 LED 外延片需求量明显增加，并逐渐从商业显示向个人消费领域渗透。2025 年，RGB Mini-LED 背光电视正在成为高端电视中的新生力量，加速了除传统蓝绿光 Mini-LED 外，红光 Mini-LED 的新增市场需求。Micro-LED 显示技术也越来越受到业内关注，基于单色 Micro-LED 显示的 AR 眼镜已经实现了全面量产，基于 Micro-LED 的高端显示产品也开始实现小规模试生产，预计在未来几年将会有更多的新兴产品出现。总体上，LED 外延片产品需求从单一的蓝光扩展到红绿蓝三色，外延材料增加了对砷化镓基红光外延片的需求。

此外，随着消费电子、电动汽车、智能驾驶、数据中心、新能源发电与储能等应用爆发式增长，带动功率半导体市场迎来高景气周期，尤其是氮化镓和碳化硅为代表的第三代半导体是近些年的行业热点。据 Yole 公司报告，氮化镓功率器件主要应用在高频中小电压范围，预计市场规模将从 2024 年的 3.6 亿美金快速增长到 2030 年超过 29 亿美金，复合年均增长率达 42%。因此，面向氮化镓功率器件的外延设备的需求具有很大的增长空间。

2024-2030 POWER GAN DEVICE MARKET – SPLIT BY END-MARKET, IN \$M

Source: Power GaN 2025 report, Preliminary results, Yole Group



(2). 公司所处的行业地位分析及其变化情况

目前半导体设备市场主要由欧美、日本等国家的企业所占据。近年来我国半导体设备行业整体水平不断提高。

在刻蚀设备方面，全球刻蚀设备市场呈现垄断格局，海外少数几家公司占据主要市场份额；公司刻蚀设备已应用于全球先进的 3 纳米及以下集成电路加工制造生产线。在海外先进的 3 纳米芯片生产线及下一代更先进的生产线上，公司的 CCP 刻蚀设备均实现了批量销售。公司的 ICP 双台机 Primo Twin-Star®，反应台之间刻蚀速度控制的最好精度已达到每分钟 0.2Å（0.02 纳米，即 20 皮米），这一刻蚀精度在氧化硅、氮化硅和多晶硅等薄膜的刻蚀工艺上，均得到了验证。该精度约等于硅原子直径 2.5 埃的十分之一，是人类头发丝平均直径的 350 万到 500 万分之一。受益于公司完整的单台和双台刻蚀设备布局、核心技术持续突破、产品升级快速迭代、刻蚀应用覆盖丰富等优势，2025 年公司 CCP 和 ICP 刻蚀设备的销售增长和在国内主要客户芯片生产线上市占率不断提升。

公司近两年新开发的 LPCVD 薄膜设备和 ALD 薄膜设备，目前已有多款新型设备产品进入市场并获得重复性订单。其中，薄膜设备累计出货量已突破 300 个反应台，其他二十多种导体薄膜沉积设备也将陆续进入市场，能够覆盖全部类别的先进金属应用；公司硅和锗硅外延 EPI 设备已顺利运付客户端进行量产验证，并且获得客户高度认可。

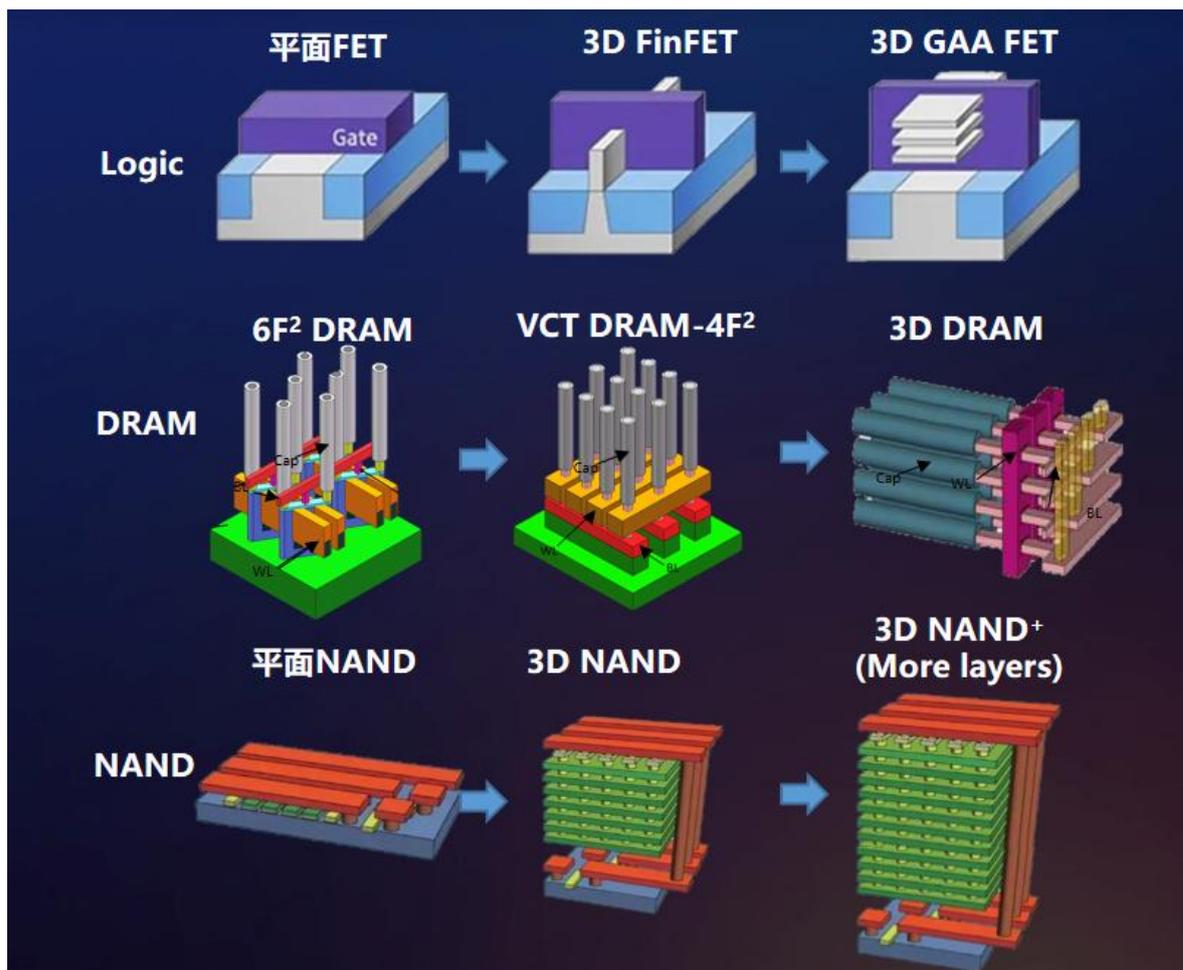
在 MOCVD 领域，用于氮化镓基 LED 外延生产的设备已在行业领先客户生产线上大规模投入量产，自 2017 年起已经成为氮化镓基 LED 市场份额最大的 MOCVD 设备供应商，牢牢占据行业内的领先地位。公司在 Micro-LED 和高端显示领域的 MOCVD 设备开发上取得了良好进展，2025 年已完成行业头部 Micro-LED 外延公司的量产验证。公司正积极布局用于氮化镓基功率器件领域，新型 MOCVD 设备目前已发往下游客户进行量产验证，为 GaN 功率器件外延设备的国产化做好充分准备。另外，AsP 材料专用的 MOCVD 设备正在根据应用需求定制开发中，其中，面向红光 LED 和 Mini-LED 的 AsP 材料专用设备也已发往显示头部 IDM 公司进行量产验证，其他应用包括红光 Micro-LED、光电子材料外延等也正在逐步推进中。

随着微观器件越做越小，量检测设备也成为了更关键的设备，为占总设备市场约 13% 的第四大设备门类。根据 QYResearch 调研数据，2024 年全球量检测设备市场规模为 120.8 亿美元，预计 2025-2031 年复合年增长率（CAGR）将达 4.9%，2031 年有望增至 168.3 亿美元。公司通过投资和成立子公司，全面布局了量检测设备板块，子公司超微公司引入多名国际顶尖的电子束量检测设备领域专家和领军人才，均拥有 10 年以上电子束设备研发与产品商业化经验，已规划覆盖多种量检测设备产品。

同时，公司拟通过发行股份及支付现金购买资产并募集配套资金的方式购买杭州众硅电子科技有限公司控股权实现从“干法”向“干法+湿法”整体解决方案的关键跨越。这一整合不仅填补了上市公司在湿法设备领域的空白，更显著提升了公司在先进制程中为客户提供系统级整体解决方案的能力。

(3). 报告期内新技术、新产业、新业态、新模式的发展情况和未来发展趋势

随着芯片制程的不断提升，在每一代芯片新技术上，晶体管体积都在不断缩小，同时芯片性能不断提升，先进的芯片中已有超过 100 亿个晶体管。随着工艺的提升，先进芯片从平面结构过渡到复杂的三维架构。随着晶体管结构的复杂度不断提升，各种半导体设备技术的创新和突破起到决定性作用，对于刻蚀和薄膜沉积技术提出了更高的要求。

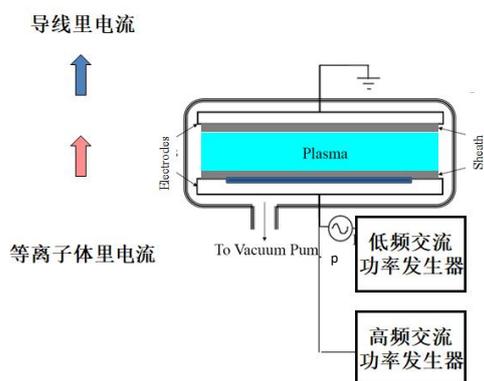


1、等离子刻蚀技术水平发展状况及未来发展趋势

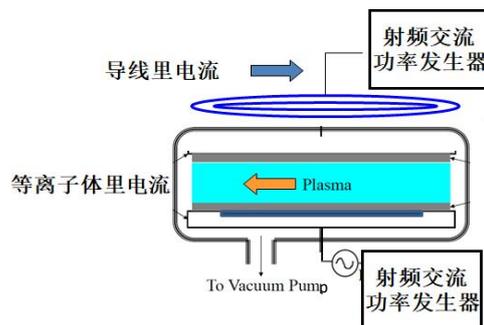
刻蚀可以分为湿法刻蚀和干法刻蚀。湿法刻蚀各向异性较差，侧壁容易产生横向刻蚀造成刻蚀偏差，通常用于工艺尺寸较大的应用，或用于干法刻蚀后清洗残留物等。等离子体干法刻蚀是目前主流的刻蚀技术。

根据产生等离子体方法的不同，干法刻蚀主要分为电容性等离子体刻蚀和电感性等离子体刻蚀；根据被刻蚀材料类型的不同，干法刻蚀主要是刻蚀介质材料、硅材料和金属材料。电容性等离子体刻蚀主要是以高能离子在较硬的介质材料上，刻蚀高深宽比的深孔、沟槽等微观结构；而电感性等离子体刻蚀主要是以较低的离子能量和极均匀的离子浓度刻蚀较软的或较薄的材料。这两种刻蚀设备涵盖了主要的刻蚀应用。

电容性等离子体刻蚀反应腔

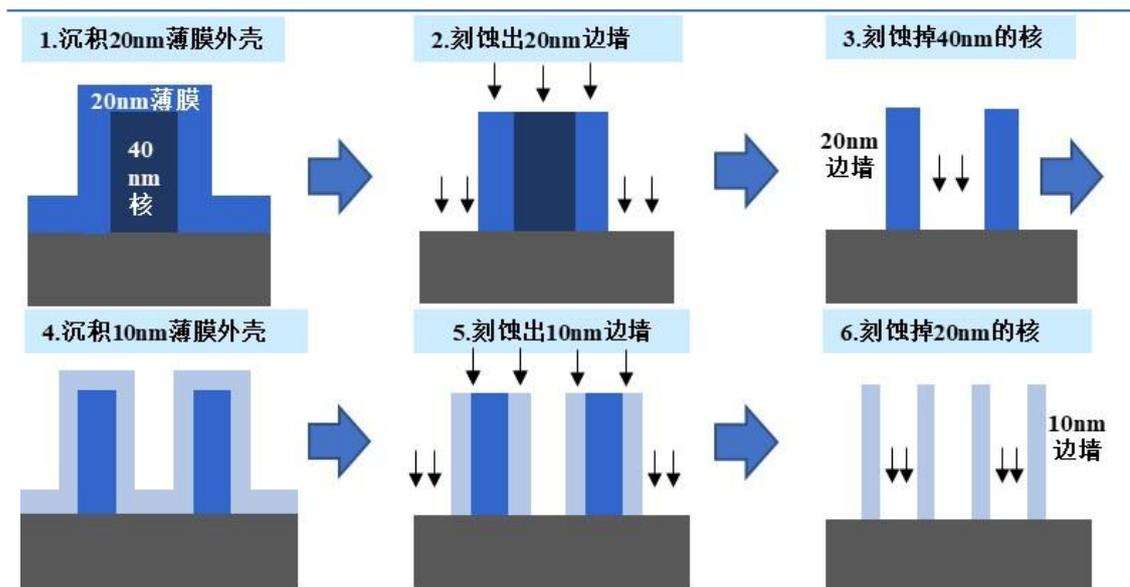


电感性等离子体刻蚀反应腔



随着国际上先进芯片制程从 3 纳米阶段向更先进工艺的方向发展，当前光刻机受光波长的限制，需要结合刻蚀和薄膜设备，采用多重模板工艺，利用刻蚀工艺实现更小的尺寸，使得刻蚀技术及相关设备的重要性进一步提升。下图展示二重和多重模板工艺原理，涉及多次刻蚀：

10 纳米多重模板工艺原理，涉及更多次刻蚀

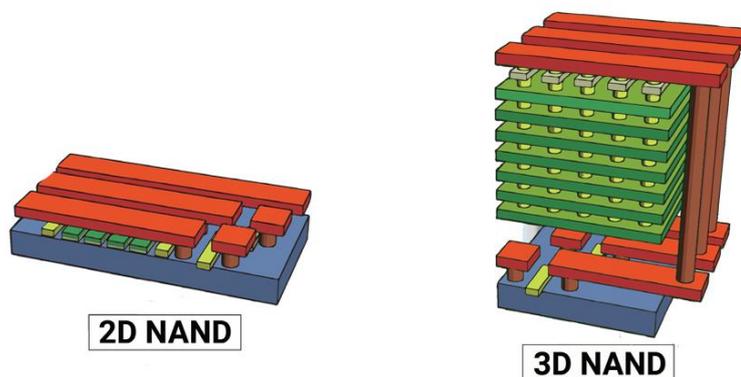


芯片线宽的缩小及多重模板工艺等新制造工艺的采用，对刻蚀技术的精确度和重复性要求更高。刻蚀技术需要在刻蚀速率、各向异性、刻蚀偏差、选择比、深宽比、均匀性、残留物、等离子体引起的敏感器件损伤、颗粒沾污等指标上满足更高的要求，刻蚀设备随之更新进步。

集成电路 2D 存储器件的线宽已接近物理极限，NAND 闪存已进入 3D 时代。目前 200 层以上 3D NAND 闪存已进入大生产，更高层数正在开发。3D NAND 制造工艺中，增加集成度的主要方法不再是缩小单层上线宽而是增加堆叠的层数。刻蚀要在氧化硅和氮化硅的叠层结构上，加工 40: 1 到 60: 1 甚至更高的极深孔或极深的沟槽。3D NAND 层数的增加要求刻蚀技术实现更高的深宽

比，并且对刻蚀设备的需求比例进一步加大。

2D NAND 及 3D NAND 示意图

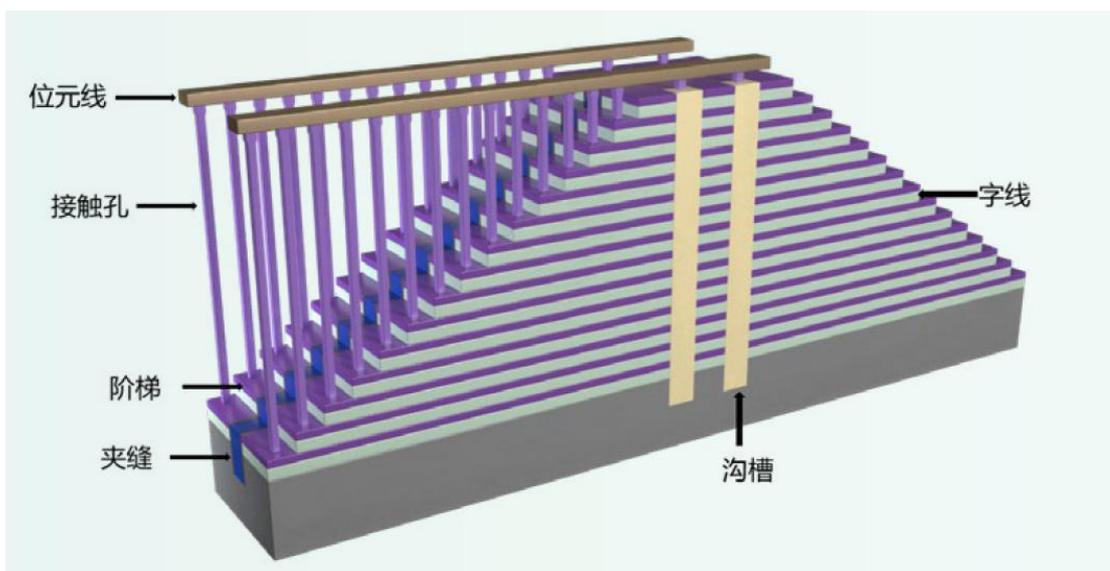


2、金属化学气相沉积薄膜设备在中前端金属化工艺中的发展状况与未来发展趋势

从上个世纪末开始，主流的半导体工艺节点开始采用钨作为接触孔材料，以减少纯铝连接对前端器件的损伤，到如今钨依然是接触孔工艺的主流方案。伴随着技术节点的推进，器件外阻逐渐超过内阻，成为影响器件速率的关键因素，同时器件密度的提高使得原本的单层接触孔结构向多层接触孔演变。在先进的节点，钨接触孔是目前最有竞争力的解决方案之一。

CVD 钨制程需要良好的附着和阻挡层，一般是用附着性、稳定性以及阻挡性都非常优秀的氮化钛材料。在传统工艺中，关键尺寸比较大，填充难度不高，业界都是用物理气相沉积的方法来沉积氮化钛。如今主流的逻辑和存储芯片接触孔或者连线的关键尺寸很小，深宽比很高，传统的物理气相沉积氮化钛由于较低的阶梯覆盖率，不能够满足高端器件的需求。原子层沉积的氮化钛具有优秀的阶梯覆盖率，逐渐成为接触孔阻挡层和粘结层的主要选择。

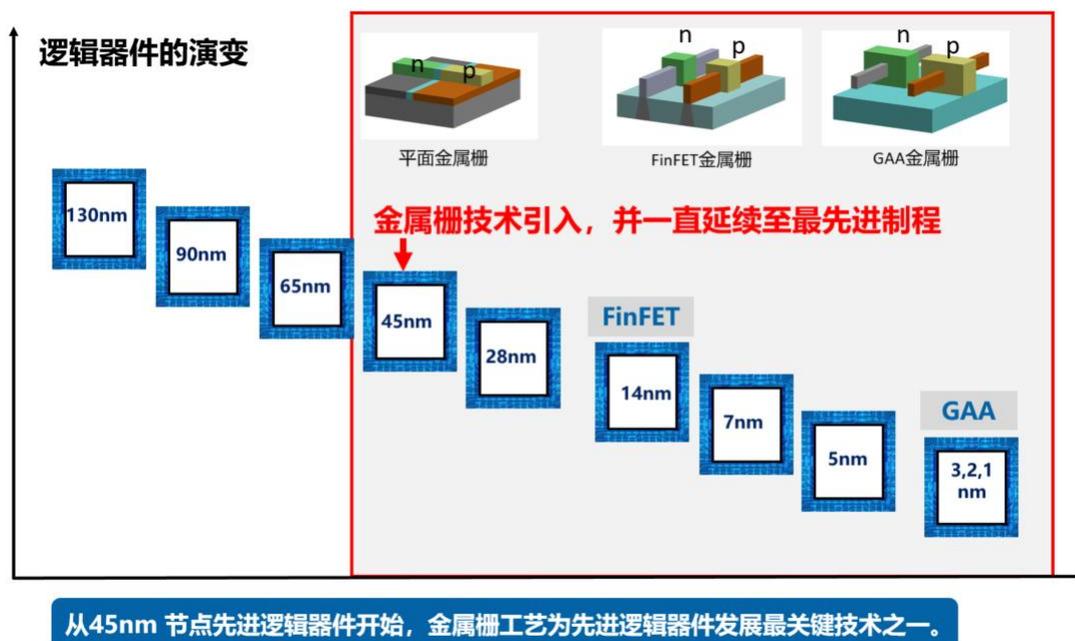
随着 3D NAND 堆叠层数增加，阶梯接触孔的深宽比会达到 40: 1 到 60: 1 以上，这对氮化钛阻挡层的生长和极高深宽比的钨填充都提出了更高的要求，堆叠层数的提高还需要更具挑战性的 WL 线路填充，包括更高的深宽比和更长的横向填充。



同时，先进逻辑器件工艺节点向 3 纳米及更先进工艺方向发展，器件互联电阻逐渐增大成为影响器件速度的关键因素。在 90 纳米到 28 纳米的传统工艺节点中，降低接触孔电阻的关键是降低钨膜的电阻率。但是在 14 纳米及更先进工艺节点，金属阻挡层、金属形核层对接触孔阻值的影响越来越明显，如何减少或者消除阻挡层和形核层的电阻是降低接触孔电阻的关键。钴、钼、钌等金属的应用以及无阻挡层的工艺也在更先进工艺节点上开发和应用。

随着逻辑器件制程的进步，栅极作为逻辑器件中的重要组成部分，其类型逐渐由多晶硅栅极向金属栅极发展，进而大大地提高了器件的性能。从 28nm 技术节点开始，金属栅极成为了先进逻辑器件的重要基础，并且一直沿用至今。先进逻辑器件,尤其是采用鳍式场效应晶体管之后，对金属栅薄膜均匀性，污染物控制，稳定性，功函数调节和台阶覆盖率都提出了更高的要求，从而提高器件的性能和稳定性。

以上在先进逻辑和存储器件中的新工艺都要通过先进的金属 CVD 或 ALD 来实现。



3、MOCVD 设备行业在新技术方面近年来的发展情况与未来发展趋势

制造照明用蓝光 LED 外延片的 MOCVD 技术已达到成熟量产的阶段，应用于 Mini-LED 新型显示的 MOCVD 设备发展较为迅速，整体产业技术从专注于白光 Mini-LED 背光逐渐升级向 RGB Mini-LED 背光和小间距直显等性能更为卓越的显示方案。MOCVD 设备的迭代更新主要目标是在提高大规模生产的前提下满足外延生长的性能要求、从而达到降低生产成本、提高生产效率的目的。此外，开发面向 AsP 材料的专用 MOCVD 设备，从而覆盖红光 LED 和 Mini-LED 的应用需求，是报告期内一个新的发展趋势。主要的发展路径包括：具备大尺寸、多片外延材料的生长能力，满足高均匀性和高生产效率的指标要求。

应用于 Micro-LED 高端显示的 MOCVD 设备对外延片在产出波长均匀性、颗粒度等方面有更为苛刻的技术要求，以此降低 Micro-LED 应用的制造成本，加速高品质显示应用的推广。MOCVD 设备发展的主要方向将在提升产出波长均匀性，减少外延片颗粒度，提升设备的自动化性能以及大尺寸外延片生长能力等方面进行。应用于氮化镓功率器件生产的 MOCVD 设备处于快速发展阶段。基于硅基衬底的氮化镓功率器件是当前应用端采用的主流技术。相比于蓝宝石异质外延，硅基氮化镓异质外延会引入了更高的应力，这对外延的均匀性和应力控制提出了更高的挑战。因此，需要对量产型 MOCVD 设备的温度场、气体流动场和多方位的监测控制进行更精细的迭代优化。

3、公司主要会计数据和财务指标

3.1 近3年的主要会计数据和财务指标

单位：元 币种：人民币

	2025年	2024年	本年比上年 增减(%)	2023年
总资产	29,846,018,981.43	26,217,544,719.07	13.84	21,525,546,561.69
归属于上市公司股东的净资产	22,694,616,797.16	19,736,912,284.36	14.99	17,826,122,876.82
营业收入	12,384,638,268.11	9,065,165,097.69	36.62	6,263,513,581.37
利润总额	2,189,849,396.66	1,708,934,664.34	28.14	2,010,381,608.63
归属于上市公司股东的净利润	2,111,472,990.43	1,615,675,746.81	30.69	1,785,907,974.46
归属于上市公司股东的扣除非经常性损益的净利润	1,549,796,388.43	1,388,153,354.14	11.64	1,191,434,841.55
经营活动产生的现金流量净额	2,295,352,919.08	1,458,401,788.71	57.39	-976,926,439.66
加权平均净资产收益率(%)	9.97	8.66	增加1.31个百分点	10.72
基本每股收益(元/股)	3.40	2.61	30.27	2.89
稀释每股收益(元/股)	3.36	2.60	29.23	2.88
研发投入占营业收入的比例(%)	30.23	27.05	增加3.18个百分点	20.15

3.2 报告期分季度的主要会计数据

单位：元 币种：人民币

	第一季度 (1-3月份)	第二季度 (4-6月份)	第三季度 (7-9月份)	第四季度 (10-12月份)
营业收入	2,173,278,385.62	2,787,322,884.42	3,101,963,845.38	4,322,073,152.69
归属于上市公司股东	313,082,457.72	392,834,078.62	505,275,864.48	900,280,589.61

的净利润				
归属于上市公司股东的扣除非经常性损益后的净利润	298,301,989.05	240,465,857.41	348,036,426.83	662,992,115.14
经营活动产生的现金流量净额	376,808,177.47	-173,911,630.17	1,095,412,692.01	997,043,679.77

季度数据与已披露定期报告数据差异说明

适用 不适用

4、股东情况

4.1 普通股股东总数、表决权恢复的优先股股东总数和持有特别表决权股份的股东总数及前 10 名股东情况

单位：股

截至报告期末普通股股东总数(户)							53,625
年度报告披露日前上一月末的普通股股东总数(户)							52,180
截至报告期末表决权恢复的优先股股东总数(户)							
年度报告披露日前上一月末表决权恢复的优先股股东总数(户)							
截至报告期末持有特别表决权股份的股东总数(户)							
年度报告披露日前上一月末持有特别表决权股份的股东总数(户)							
前十名股东持股情况（不含通过转融通出借股份）							
股东名称 (全称)	报告期内 增减	期末持股 数量	比例(%)	持有有 限售条 件股份 数量	质押、标记或冻结 情况		股东 性质
					股份 状态	数量	
上海创业投资有限公司	0	93,483,533	14.93	0	无	0	国有法人
巽鑫（上海）投资有限公司	-12,522,906	68,473,916	10.94	0	无	0	国有法人
香港中央结算有限公司	20,015,399	55,219,321	8.82	0	无	0	其他
华芯投资管理有限责任公司—国家集成电路产业投资基	-1,364,201	23,076,115	3.69	0	无	0	国有法人

金二期股份有限公司							
招商银行股份有限公司－华夏上证科创板50成份交易型开放式指数证券投资基金	-13,610,876	14,554,687	2.32	0	无	0	其他
中国工商银行股份有限公司－易方达上证科创板50成份交易型开放式指数证券投资基金	-5,029,504	13,200,100	2.11	0	无	0	其他
中信证券股份有限公司－嘉实上证科创板芯片交易型开放式指数证券投资基金	314,708	9,693,892	1.55	0	无	0	其他
中国工商银行－上证50交易型开放式指数证券投资基金	-124,178	8,037,604	1.28	0	无	0	其他
中国工商银行股份有限公司－华泰柏瑞沪深300交易型开放式指数证券投资基金	-315,049	7,305,186	1.17	0	无	0	其他
中国建设银行股份有限公司－华夏国证半导体芯片交易型开放式指数证券投资基金	-1,889,983	6,129,895	0.98	0	无	0	其他
上述股东关联关系或一致行动的说明	巽鑫（上海）投资有限公司与华芯投资管理有限责任公司－国家集成电路产业投资基金二期股份有限公司存在关联关系。除此之外，未知上述其他股东是否存在关联关系或一致行动关系。						
表决权恢复的优先股股东及持股数量的说明	/						

存托凭证持有人情况

适用 不适用

截至报告期末表决权数量前十名股东情况表

适用 不适用

4.2 公司与控股股东之间的产权及控制关系的方框图

适用 不适用

4.3 公司与实际控制人之间的产权及控制关系的方框图

适用 不适用

4.4 报告期末公司优先股股东总数及前10名股东情况

适用 不适用

5、公司债券情况

适用 不适用

第三节 重要事项

1、公司应当根据重要性原则，披露报告期内公司经营情况的重大变化，以及报告期内发生的对公司经营情况有重大影响和预计未来会有重大影响的事项。

2025年公司营业收入为123.85亿元，较2024年增加约33.19亿元，同比增长约36.62%。

2、公司年度报告披露后存在退市风险警示或终止上市情形的，应当披露导致退市风险警示或终止上市情形的原因。

适用 不适用