

证券代码：301269

证券简称：华大九天

编号：2026-001

北京华大九天科技股份有限公司

投资者关系活动记录表

投资者关系活动类别	<input type="checkbox"/> 特定对象调研 <input type="checkbox"/> 分析师会议 <input type="checkbox"/> 媒体采访 <input checked="" type="checkbox"/> 业绩说明会 <input type="checkbox"/> 新闻发布会 <input type="checkbox"/> 路演活动 <input type="checkbox"/> 现场参观 <input type="checkbox"/> 其他
参与单位名称	线上参与公司 2025 年度暨 2026 年第一季度业绩说明会的全体投资者
时间	2026 年 5 月 20 日 16:00-17:00
地点	价值在线 (https://www.ir-online.cn/)
上市公司接待人员姓名	董事长：刘伟平先生 独立董事：穆铁虎先生 副总经理、财务负责人：刘二明先生 副总经理、董事会秘书：宋鑫林先生 保荐代表人：何洋先生
投资者关系活动主要内容介绍	<p>1. 刘总您好，我想问一下，25 年，eda 营业额没有增长的原因是什么？接下来几年会是一个什么情况？</p> <p>答:尊敬的投资者您好，2025 年公司营业收入约 13.25 亿元，同比增长约 8.4%。收入增长放缓主要受个别客户影响。公司将采取自主研发、合作开发和并购整合相结合的模式加速 EDA 全流程布局和核心技术的突破，以成为全流程、全领域、全球领先的 EDA 提供商为目标，加速 EDA 工具国产化进程，不断提升销售收入。感谢您的关注！</p> <p>2. 公司在 3dic 方面有什么布局？</p> <p>答:尊敬的投资者您好，在 3DIC 方面，公司前瞻性洞察到</p>

当前 AI、GPU、存储等芯片正依托 3DIC 技术突破后摩尔时代先进工艺及算力瓶颈，在 3DIC 设计 EDA 领域提前布局，构建了覆盖从异构集成三维芯片协同设计到验证的全流程解决方案，填补了国内高端 3DIC 设计工具的空白，是国内唯一的 3DIC 设计验证全流程 EDA 提供商。公司新推出首款业界领先的 Argus 3DIC 物理验证平台，全面支持 2.5D/3D 异构集成封装设计，可实现 3DIC 多元化协同设计到封装的全链路物理验证。感谢您的关注！

3. 公司在未来的三年计划如何打开业绩增长空间？

答：尊敬的投资者您好，当前集成电路产业快速发展，EDA 行业受益于国产替代趋势和技术创新驱动，有望持续受益于行业发展机遇。公司将持续以技术突破为核心，在已实现模拟、存储、射频、平板显示全流程 EDA 工具系统基础上，通过自主研发、合作开发与并购整合相结合的模式，加速推进数字、晶圆制造、先进封装和光电 EDA 全流程系统布局，进一步完善 EDA 工具链，加快打造国产全谱系全流程 EDA 工具系统；同时公司将依托中国电子的平台优势，与产业链上下游头部企业深化战略协同，全力推动产业链“串链强链”。感谢您的关注！

4. 请问刘总贵公司盈利状况何时能改变？

答：尊敬的投资者您好，2025 年归属于上市公司股东的净利润约 6098 万元，剔除股份支付费用后归母净利润约 2.05 亿元，利润下降的主要原因是非经常性损益下降。2025 年归属于上市公司股东的扣除非经常性损益的净利润同比减亏约 4727 万元，减亏幅度约 82.82%。未来随着公司贯通各个全流程平台、技术不断成熟、市场份额逐步扩大，规模效应将逐渐显现。感谢您的关注！

5. 公司目前的在手订单金额是多少？

答：尊敬的投资者您好，截至 2025 年 12 月 31 日公司已签订合同、但尚未履行或尚未履行完毕的履约义务所对应的收入

金额为 845,296,261.77 元。感谢您的关注！

6. 合见工软在数字后端 EDA 比较强，目前在计划上市，公司有没有加强数字芯片 EDA 方面的并购计划？

答：尊敬的投资者您好，公司的数字电路设计 EDA 工具包括特征化提取工具、单元库/IP 核质量验证工具、数字仿真验证工具、逻辑综合工具、逻辑等效性检查工具、大规模数字寄生参数提取工具、静态时序分析签核工具、时序功耗优化工具、高精度时序仿真分析工具、数字 SoC 电源完整性分析签核工具、版图集成与分析工具和数字芯片物理验证签核工具等，构建了完整的数字芯片验证和签核解决方案，产品种类已覆盖数字电路设计主要工具的近 80%。公司投资了上海思尔芯技术股份有限公司和无锡亚科鸿禹电子有限公司，完成了 FPGA 原型验证和硬件仿真加速器的布局。公司正在推进可测性设计工具及布局布线工具相关企业的投资，加速补齐数字全流程工具系统。感谢您的关注！

7. 刘总，您好！公司的软件导入了哪些头部存储公司？可以具体说出哪些公司吗？

答：尊敬的投资者您好，公司已与国内头部存储企业建立了战略合作关系，2023 年推出了存储电路设计全流程 EDA 工具系统，经过头部存储芯片企业的设计和生产验证，已经被大规模应用于存储芯片的设计和制造中。同时与海外头部存储企业也建立了良好的业务合作关系。鉴于公司须遵循与客户的商务条款及保守公司商业机密需要，公司不方便透露涉及具体客户合作情况，如涉及达到披露标准的重大业务进展，公司将及时履行信披义务。感谢您的关注！

8. 请问公司是否服务于国产 ai 算力卡？

答：尊敬的投资者您好，公司的 EDA 工具已服务于国内大部分 CPU、GPU、AI 芯片设计等企业，为相关企业的业务持续健康发展提供了重要的支撑和保障。感谢您的关注！

**9. 刘总，请问一下。大基金三期会继续投资咱们公司吗？
请问贵公司是否和大基金三期有过接触？**

答:尊敬的投资者您好，公司与大基金三期一直保持良好的互动交流，双方将一起致力于做全、做大、做优国产 EDA。感谢您的关注！

10. 对比 Synopsys 和 Cadence 行业巨头，公司去年在技术方面有哪些具体的提升？国产 EDA 何时才有突破的可能？

答:尊敬的投资者您好，公司目前 EDA 工具软件产品和服务覆盖模拟电路设计、存储电路设计、射频电路设计、数字电路设计、平板显示电路设计、晶圆制造、先进封装设计和 3DIC 设计等领域。其中，模拟电路设计全流程 EDA 工具系统是全球领先的模拟电路设计全流程 EDA 解决方案之一；存储电路设计全流程 EDA 工具系统是国内领先的存储电路设计全流程解决方案；射频电路设计全流程 EDA 工具系统是内唯一的射频电路设计全流程 EDA 工具系统；平板显示电路设计全流程 EDA 工具系统是全球领先的商业化全流程设计系统，多项技术达到国际领先水平，填补了国内平板设计 EDA 专业软件的空白；数字电路和晶圆制造等方面的部分工具也具有独特的技术优势，部分工具达到国际领先水平；先进封装设计关键解决方案、3DIC 设计 EDA 工具填补了该领域国内 EDA 工具的空白。感谢您的关注！

11. 公司如何看 AI 在 EDA 的应用？公司在 AI 领域有哪些布局 and 落地产品？

答:尊敬的投资者您好，AI 技术对 EDA 的发展有重要的促进作用，公司已将 AI 技术应用于现有产品中。一方面，公司推出 AI 驱动的工艺诊断平台 Vision、智能体 Aether Coder、伪错过滤工具 ArgusFPD Triage AI 及智能客服“天问”，显著提升芯片设计效率与服务质量；另一方面，公司的 EDA 工具反哺 AI 芯片研发，Hima EMIR 精准定位高功耗芯片供电风险，ALPS CS 与 ALPS Relion 等工具加速数模混合仿真与可靠性验

证，降低大模型训练成本与流片失败率。AI 技术在 EDA 诸多环节中展现出较大价值，已经成为 EDA 领域新的增长点。感谢您的关注！

12. 公司技术开发解决方案收入大幅增长，这主要是服务什么类型的客户？公司在这一块业务的市占率如何？

答:尊敬的投资者您好，公司 2025 年技术服务收入约 2 亿元，同比增长约 75%。公司技术服务发展迅速，与 EDA 软件产品相互配合给客户带来更加丰富、高效的解决方案。技术服务主要客户为晶圆制造类客户，服务内容包括基础 IP 核开发、测试芯片设计、晶圆及 IP 核测试、SPICE 模型提取、PDK 开发等。目前公司已成为国内领先的晶圆制造工程服务供应商和基础 IP 供应商。感谢您的关注！

13. 25 年公司海外业务收入增速较高，请问海外业主要是哪些客户？

答:尊敬的投资者您好，2025 年公司境外收入约 1.3 亿元，同比增长约 127%。公司海外业务客户主要为境外知名集成电路设计企业、晶圆制造企业及存储芯片企业。感谢您的关注！

14. 公司在维护中小投资者利益、加强市值管理方面有哪些具体措施？

答:尊敬的投资者您好，公司坚持以投资者为本，在扎实自身发展根基的同时，牢固树立回报股东意识，重视对投资者的合理、稳定投资回报。为加强公司的市值管理工作，进一步规范公司的市值管理行为，维护公司及广大投资者合法权益，公司制定了《市值管理制度》；同时公司已在《公司章程》中明确制定了利润分配政策，并结合公司实际情况，制定了上市后三年股东分红回报规划。同时持续完善投资者沟通机制，强化信息披露质量，依法保障中小投资者知情权、参与权和监督权，以稳健经营与业绩增长切实维护公司市值与投资者长期利益。感谢您的关注！

	<p>15. 公司募投项目中面向特定类型芯片设计的 EDA 工具开发项目进展情况如何？</p> <p>答:尊敬的投资者您好,公司面向特定类型芯片设计的 EDA 工具开发项目包括开发存储、射频、光电设计的全流程 EDA 工具系统,该项目已于 2025 年 7 月结项,共投入募集资金约 4.4 亿元。形成了国内领先的存储电路设计全流程工具系统和国内唯一的射频电路设计全流程 EDA 工具系统,已在国内头部存储及射频企业中得到大规模应用。同时完成了光电设计全流程 EDA 工具系统的开发,正在推进商业化应用,并正在布局光器件及光链路仿真工具。感谢您的关注!</p>
附件清单	无
日期	2026 年 5 月 20 日